# **BP8501CH**

## 高集成度低功耗降压型恒压芯片

### 概述

BP8501CH 是一款高集成度低待机功耗的非隔离降压型恒压驱动芯片。适用于 85Vac~265Vac 全电压输入的非隔离电源。

BP8501CH 芯片内部集成 650V 功率开关和电流采样,以及续流二极管,采用独有的电压电流控制技术,不需要外部环路补偿电容,即可实现优异的恒压特性,极大的节约了系统成本和体积。

BP8501CH 芯片采用多模式控制技术,并从输出电压经过芯片内部供电二极管给 VCC 供电,有效降低系统待机功耗,提高效率,并减小系统工作在轻载时的噪声。

BP8501CH 采用 SOP-8 封装。

#### 特点

- 低待机功耗 <20mW
- 固定 3.3V 或 5V 输出电压,可选择
- 支持直接输出 3.3V
- 内部集成 650V 功率管
- 集成高压启动和供电电路
- 减小音频噪声的降幅调制技术
- 改善 EMI 的抖频技术
- 内置软启动
- 保护功能
  - > 过载保护
  - ▶ 短路保护
  - ▶ 过温保护
  - ▶ 逐周期限流

### 应用

■ 辅助电源

## 典型应用

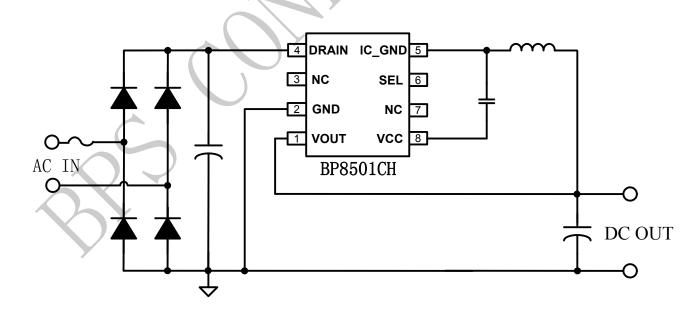


图 1 BP8501CH 典型应用



# **BP8501CH**

# 高集成度低功耗降压型恒压芯片

# 定购信息

| 定购型号     | 封装    | 温度范围        | 包装形式            | 打印                           |
|----------|-------|-------------|-----------------|------------------------------|
| BP8501CH | SOP-8 | -40℃ 到 105℃ | 编带<br>4000pcs/盘 | BP8501<br>XXXXXYH<br>ZZZZWWC |

### 管脚封装

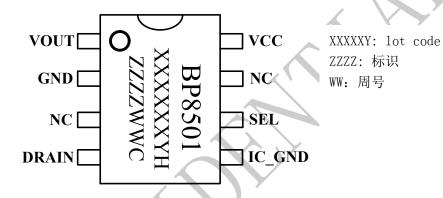


图 2 管脚封装图

# 管脚描述

| 管脚号 | 管脚名称   | 描述                                  |
|-----|--------|-------------------------------------|
| 1   | VOUT   | 输出电压端                               |
| 2   | GND    | 输出电压参考地                             |
| 3,7 | NC     | 无连接                                 |
| 4   | DRAIN  | 芯片内部高压功率管的漏极                        |
| 5   | IC_GND | 芯片地                                 |
| 6   | SEL    | 输出电压选择端。接VCC: 输出3.3V; 接IC_GND: 输出5V |
| 8   | VCC    | 芯片电源端                               |



### 免责声明

晶丰明源尽力确保本产品规格书内容的准确和可靠,但是保留在没有通知的情况下,修改规格书内容的权利。

本产品规格书未包含任何针对晶丰明源或第三方所有的知识产权的授权。针对本产品规格书所记载的信息,晶丰明源不做任何明示或暗示的保证,包括但不限于对规格书内容的准确性、商业上的适销性、特定目的的适用性或者不侵犯晶丰明源或任何第三人知识产权做任何明示或暗示保证,晶丰明源也不就因本规格书本身及其使用有关的偶然或必然损失承担任何责任。